

09/932,240

#5



日本国特許庁  
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日  
Date of Application:

2001年 4月10日

出願番号  
Application Number:

特願2001-110785

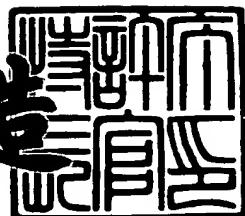
出願人  
Applicant(s):

株式会社日立製作所

2001年 8月31日

特許庁長官  
Commissioner,  
Japan Patent Office

及川耕造



出証番号 出証特2001-3077480

【書類名】 特許願

【整理番号】 K00014271A

【あて先】 特許庁長官殿

【国際特許分類】 G06F 13/12

【発明者】

【住所又は居所】 神奈川県小田原市国府津2880番地 株式会社日立製作所 ストレージシステム事業部内

【氏名】 室谷 晓

【発明者】

【住所又は居所】 神奈川県小田原市国府津2880番地 株式会社日立製作所 ストレージシステム事業部内

【氏名】 岸本 哲哉

【発明者】

【住所又は居所】 神奈川県小田原市国府津2880番地 株式会社日立製作所 ストレージシステム事業部内

【氏名】 真田 明美

【特許出願人】

【識別番号】 000005108

【氏名又は名称】 株式会社日立製作所

【代理人】

【識別番号】 100075096

【弁理士】

【氏名又は名称】 作田 康夫

【手数料の表示】

【予納台帳番号】 013088

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

特2001-110785

【物件名】 要約書 1

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 記憶制御装置及びコンピュータシステム

【特許請求の範囲】

【請求項1】

接続ポートを有する上位装置と、前記接続ポートに接続されパケットの転送を制御する情報交換装置と、前記情報交換装置に接続され、該情報交換装置を介して前記上位装置とパケットの授受を行う記憶制御装置とを有するコンピュータシステムにおいて、

前記記憶制御装置は、前記接続ポートの識別情報と前記接続ポートのセキュリティ情報を含む制御テーブルを有し、前記情報交換装置から得られる情報に基づいて前記接続ポートの交換を検出し、前記制御テーブルの接続ポートの識別情報を交換前の接続ポートの識別情報から交換後の接続ポートの識別情報に置き換えることを特徴とするコンピュータシステム。

【請求項2】

請求項1記載の記憶制御装置は、第1の前記接続ポートと前記情報交換装置との接続が解除され、第2の前記接続ポートと前記情報交換装置との接続が確認されたときに、前記第1の接続ポートが前記第2の接続ポートに交換されたと検出することを特徴とするコンピュータシステム。

【請求項3】

前記制御テーブルは、前記上位装置毎に有することを特徴とする請求項1記載のコンピュータシステム。

【請求項4】

前記制御テーブルは、さらに前記上位装置の識別情報を有することを特徴とする請求項1記載のコンピュータシステム。

【請求項5】

ファイバチャネルポートを有する上位装置と、前記ファイバチャネルポートに接続されパケットの転送を制御するFabricと、前記Fabricに接続され、該Fabricを介して前記上位装置とパケットの授受を行う記憶制御装置とを有するコンピュータシステムにおいて、

前記記憶制御装置は、前記上位装置のNode Nameと前記ファイバチャネルポートのPort Nameと前記ファイバチャネルポートのアクセス可否とを含む制御テーブルを有し、前記Fabricから得られる情報に基づいて前記ファイバチャネルポートの交換を検出し、前記制御テーブルのファイバチャネルポートのPort Nameを交換前のファイバチャネルポートのPort Nameから交換後のファイバチャネルポートのPort Nameに置き換えることを特徴とするコンピュータシステム。

【請求項6】

前記記憶制御装置は、前記ファイバチャネルポートの接続状態が変化した前記上位装置のNode Nameを検出し、該Node Nameの上位装置に接続されるファイバチャネルポートのPort Nameを検出し、該検出したPort Nameと前記制御テーブルに格納されているPort Nameとを比較し、検出されなかったが格納されている第1のPort Nameと、検出されたが格納されていない第2のPort Nameがあった場合には、前記第1のPort Nameのファイバチャネルポートが前記第2のPort Nameのファイバチャネルポートに交換されたと検出することを特徴とする請求項5記載のコンピュータシステム。

【請求項7】

前記制御テーブルは、前記上位装置毎に有することを特徴とする請求項5記載のコンピュータシステム。

【請求項8】

前記制御テーブルは、さらに前記上位装置のNode Nameを有することを特徴とする請求項5記載のコンピュータシステム。

【請求項9】

前記記憶制御装置は、アクセスを許可するファイバチャネルポートのPort Nameが入力されたときは、アクセスを許可する前記ファイバチャネルポートが接続される前記上位装置のNode Nameを検出し、該Node Nameの上位装置に接続されるファイバチャネルポートのPort Nameを検出し、前記Node Nameと前記Port Nameと入力されたアクセス可否情報を有する前記制御テーブルを作成することを特徴とする請求項5記載のコンピュータシステム。

【請求項10】

前記上位装置と前記記憶制御装置との間のインターフェースはANSI X3T11で標準化されたファイバチャネルであることを特徴とする請求項1または請求項5記載コンピュータシステム。

【請求項11】

前記記憶制御装置には、複数の記憶領域を有する記憶装置が接続され、前記記憶領域ごと、前記ファイバチャネルポートごとにアクセス可否を管理する請求項3記載のコンピュータシステム。

【請求項12】

上位装置に含まれる接続ポートに接続される情報交換装置に接続され、前記情報交換装置を介して前記上位装置とパケットの授受を行う記憶制御装置において

前記記憶制御装置は、前記接続ポートの識別情報と前記接続ポートのセキュリティ情報を含む制御テーブルを有し、前記情報交換装置から得られる情報に基づいて前記接続ポートの交換を検出し、前記制御テーブルの接続ポートの識別情報を交換前の接続ポートの識別情報から交換後の接続ポートの識別情報に置き換えることを特徴とするコンピュータシステム。

【請求項13】

請求項12記載の記憶制御装置は、第1の前記接続ポートと前記情報交換装置との接続が解除され、第2の前記接続ポートと前記情報交換装置との接続が確認されたときに、前記第1の接続ポートが前記第2の接続ポートに交換されたと検出することを特徴とするコンピュータシステム。

【請求項14】

前記制御テーブルは、前記上位装置毎に有することを特徴とする請求項12記載の記憶制御装置。

【請求項15】

前記制御テーブルは、さらに前記上位装置の識別情報を有することを特徴とする請求項12記載の記憶制御装置。

【請求項16】

上位装置に含まれるファイバチャネルポートに接続されるFabricに接続

され、前記Fabricを介して前記上位装置とパケットの授受を行う記憶制御装置において、

前記記憶制御装置は、前記上位装置のNode Nameと前記ファイバチャネルポートのPort Nameと前記ファイバチャネルポートのアクセス可否とを含む制御テーブルを有し、前記Fabricから得られる情報に基づいて前記ファイバチャネルポートの交換を検出し、前記制御テーブルのファイバチャネルポートのPort Nameを交換前のファイバチャネルポートのPort Nameから交換後のファイバチャネルポートのPort Nameに置き換えることを特徴とする記憶制御装置。

【請求項17】

前記ファイバチャネルポートの接続状態が変化した前記上位装置のNode Nameを検出し、該Node Nameの上位装置に接続されるファイバチャネルポートのPort Nameを検出し、該検出したPort Nameと前記制御テーブルに格納されているPort Nameとを比較し、検出されなかつたが格納されている第1のPort Nameと、検出されたが格納されていない第2のPort Nameがあった場合には、前記第1のPort Nameのファイバチャネルポートが前記第2のPort Nameのファイバチャネルポートに交換されたと検出することを特徴とする請求項1記載の記憶制御装置。

【請求項18】

前記制御テーブルは、前記上位装置毎に有することを特徴とする請求項16記載のコンピュータシステム。

【請求項19】

前記制御テーブルは、さらに前記上位装置のNode Nameを有することを特徴とする請求項16記載のコンピュータシステム。

【請求項20】

アクセスを許可するファイバチャネルポートのPort Nameが入力されたときは、アクセスを許可する前記ファイバチャネルポートが接続される前記上位装置のNode Nameを検出し、該Node Nameの上位装置に接続されるファイバチャネルポートのPort Nameを検出し、前記Node Nameと前記Port Nameと入力されたアクセス可否情報を有する前記制御テーブルを作成することを特徴とする請求項16記載の記憶制御装置。

【請求項21】

前記上位装置と前記記憶制御装置との間のインターフェースはANSI X3T11で標準化されたファイバチャネルであることを特徴とする請求項12または請求項16記載コンピュータシステム。

【請求項22】

前記記憶制御装置には、複数の記憶領域を有する記憶装置が接続され、前記記憶領域ごと、前記ファイバチャネルポートごとにアクセス可否を管理する請求項16記載のコンピュータシステム。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、セキュリティ情報を管理可能な記憶装置から成るコンピュータシステムに関し、特に、上位装置の障害部位交換等により発生する管理情報の変更を自動的にセキュリティ情報に反映登録する技術に関する。

【0002】

【従来の技術】

上位装置から記憶制御装置へのアクセスにセキュリティをかける方式は、上位装置を一意に識別するPort Name情報を当該記憶制御装置に設定し、上位装置から送られてくるフレーム内に格納されたPort Name情報を比較し、アクセス可否を決定することにより、上位装置からの不正なアクセスを防止するセキュリティ機能を持つ記憶装置が、特開平10-333839号公報に記載されている。

【0003】

【発明が解決しようとする課題】

しかし、特開平10-333839号公報に記載された技術では、上位装置のインターフェース部位の交換等により、交換前のPort Nameと交換後のPort Nameに相違が生じると、記憶制御装置に設定されたセキュリティ情報により、交換後のPort Nameによるアクセスができなくなる。このため、交換後に記憶装置上のセキュリティ設定を修正する必要がある。ファイバチャネルは、Fabricを介して上位装置と記憶制御装置を接続できるため、上位装置と記憶制御装置との距

離が離れている可能性がある。したがって、上位装置のインターフェース部位の交換は記憶制御装置の設定には依存せずに可能でなければならない。

## 【0004】

また、上位装置を識別する識別子としてPort Nameを使用しているため、複数のファイバチャネルポートを有する上位装置に対しては、上位装置に依存したセキュリティ設定は不可であった。

## 【0005】

## 【課題を解決するための手段】

本発明では、コンピュータシステムは、接続ポートを有する上位装置と、前記接続ポートに接続されパケットの転送を制御する情報交換装置と、情報交換装置に接続され、情報交換装置を介して上位装置とパケットの授受を行う記憶制御装置とを有している。

## 【0006】

そして、記憶制御装置は、接続ポートの識別情報と接続ポートのセキュリティ情報を含む制御テーブルを有する。制御テーブルは、上位装置ごとに作成、または、制御テーブルにさらに上位装置の識別情報を含んでもよい。記憶制御装置は、情報交換装置から得られる情報に基づいて接続ポートの交換を検出する。接続ポートの交換が検出された場合は、制御テーブルの接続ポートの識別情報を交換前の接続ポートの識別情報から交換後の接続ポートの識別情報に置き換える。

## 【0007】

したがって、本発明によれば、交換前の接続ポートのセキュリティ情報を交換後の接続ポートのセキュリティ情報に引き継ぐことができる。

## 【0008】

また、セキュリティ情報としてNode Nameを有する場合には、複数ファイバチャネルポートを有する上位装置に関し、上位装置に依存したセキュリティ設定が可能となる。

## 【0009】

## 【発明の実施の形態】

まず、図1を用いて本発明の対象となるファイバチャネルのインターフェース、

及びそれを用いて構成した記憶装置について説明する。

#### 【0010】

図1は、記憶制御装置がディスクアレイ装置である記憶システムの構成例である。図1において、10、20はデータ処理を行う中央処理装置としての上位装置であり、それぞれファイバチャネルポート11、12及び21を有する。ファイバチャネルポート13は交換用の部品であり、上位装置10及び20には搭載されていない。ファイバチャネルポート11、12、13、21はそれぞれ各ファイバチャネルポートを一意に識別する識別子であるPort Nameを有している。上位装置10、20はそれぞれ各上位装置を一意に識別する識別子であるNode Nameを有する。40は本発明を実施するディスクアレイ装置の記憶制御装置である。記憶制御装置40は、情報交換装置であるFabric30を介して上位装置10上のファイバチャネルポート11、12及び上位装置20上のファイバチャネルポート21に接続される。Fabric30は、ファイバチャネル標準仕様に定められるName Server31の機能を有し、Extended Link ServiceによりFabric30に接続された機器の属性情報を収集、提供している。

#### 【0011】

記憶制御装置40は、上位装置10、20とのデータ転送及びName Server31とのExtended Link Serviceを行うファイバチャネル制御部41、記憶制御装置全体を制御するマイクロプロセッサ42、制御装置の動作を制御するマイクロプログラム、及び制御用データを保存するメモリ43、キャッシュへのデータの読み書きを制御するデータ制御部44、書き込みデータ及びディスクドライブからの読み出しデータを一時バッファリングしておくキャッシュ45、ディスクドライブとのデータ転送を制御するデバイスインターフェース制御部46、アクセスのセキュリティ情報を入力するための入力インターフェース47から構成されている。

#### 【0012】

メモリ43上には、本発明を実現するための制御テーブル38が作成される。制御テーブル38には上位装置のファイバチャネルポート構成がセキュリティ情報と共にリストアップされる。制御テーブル38は、上位装置のアクセス可否を

決定する目的に加え、ファイバチャネルポートの交換を検出するために使用される。そのため、制御テーブル38は不揮発領域に保存されることが望ましい。

## 【0013】

50は、記憶制御装置40の配下にあるディスクアレイ装置である。ディスクアレイ装置50は上位装置のデータを格納する装置で、複数台の個別ディスクドライブを冗長性を持つ様に配置構成したものである。上位装置のSCSIアクセス単位であり、50を論理的に分割した領域をLUといい、本実施の形態ではLU0(51)とLU1(52)の2個の領域を有する場合を例示している。

## 【0014】

まず図2と図3を用い、記憶制御装置40がユーザ入力より制御テーブルを作成するシーケンスを説明する。以下では、セキュリティ情報としてファイバチャネルポートを一意に識別可能な64bitのPort Nameを使用する例を示す。ステップ61においてユーザは、入力インターフェース47を用いて、入出力を許可する上位装置のファイバチャネルポートのPort Nameを入力する。ユーザ入力を受け、ステップ62において記憶制御装置40は、NameServer31に対しGNN\_FT(Get Node Name by FC-4 TYPE)というLink Service要求を発行する。

## 【0015】

NameServer31は、Fabricに接続される機器をファイバチャネルポート単位で管理しており、Link Service要求に対し、図3の68に示す通り、FS\_RJT又はFS\_ACCという応答を返す。通常、ファイバチャネルポートに対しNode Name情報を参照した場合、当該ファイバチャネルポートが属する上位装置のNode Nameが提示される。

## 【0016】

GNN\_FTの入出力フォーマットを図3の69に示す。GNN\_FTは、NameServerが管理するFabricに接続される機器のうち、特定のFC-4 Typeをサポートするファイバチャネルポートを特定し、そのPort IDとNode NameをFS\_ACCによって返すLink Serviceである。

## 【0017】

SCSIの場合、FC-4 Typeには08hを指定する。

## 【0018】

従って記憶制御装置40はステップ62において、SCSIをサポートする機器が有するファイバチャネルポートについて、Port IDとそのNode Nameを取得できる。次に記憶制御装置40はステップ63に於いて、Name Server31に対しGPN\_ID(Get Port Name by Port ID)というLink Service要求を発行する。図3の70にGPN\_IDの入出力フォーマットを示す。GPN\_IDは、Port IDによりPort Nameを参照するLink Serviceである。ステップ63において記憶制御装置40は、ステップ62で取得したPort ID群を用いGPN\_IDを繰り返し、ステップ61でユーザより入出力を許可されたファイバチャネルポートのPort IDを特定する。

## 【0019】

記憶制御装置40は、ステップ64において、ステップ62で取得した情報より、ステップ61でユーザより入出力を許可されたファイバチャネルポートのNode Nameを特定し、続けてステップ65、66のシーケンスを用い当該Node Nameが指す上位装置が有する全てのファイバチャネルポートのPort Nameをステップ62で取得した情報より特定する。記憶制御装置40はステップ67においてステップ66で取得したPort Name情報に、セキュリティ情報を加え、上位装置のファイバチャネルポート構成情報として制御テーブル48を作成する。ステップ67では図1のファイバチャネルポートのうち、ファイバチャネルポート11のみにアクセス許可が与えられた例を示している。

## 【0020】

次に、上位装置10が記憶制御装置40経由でディスクアレイ装置50とデータ転送を行う場合を例にとり、制御テーブル48を使用して入出力にセキュリティをかける方式を説明する。

## 【0021】

図4に、上位装置10が記憶制御装置40に対して行うシーケンスを示す。上位装置10は72において、記憶制御装置40にPLOGI(ポートログイン)のLink Service要求を発行する。データ転送に必要な様々なパラメータをネゴシエーションするためにPLOGIのペイロードには上位装置10のパラメータが提示され、データ転送可能であれば73においてACCのペイロードで記憶制御装置40のパラメ

ータが上位装置10に転送される。データ転送不可である場合は73において上位装置10にLS\_RJTが返される。PLOGIがACCで応答された場合、74に示すようなSCSIのコマンドがデータフレームとして上位装置10から記憶制御装置40に発行される。74はReadの例である。

#### 【0022】

ファイバチャネル制御部41が受領したデータフレームからSCSIのコマンドを取り出し、マイクロプロセッサ42がこれを解析し、デバイスインターフェース制御部46を通してディスクアレイ装置50にデータRead要求を発行する。デバイスインターフェース制御部46、データ制御部44を通してデータがキャッシュ45に格納されると、マイクロプロセッサ42がFCP\_XFER\_RDYのデータフレームにて上位装置10にデータ転送開始を通知し、FCP\_DATAのデータフレームによりデータ転送、FCP\_RSPのデータフレームによりステータス転送が行われてアクセスが完了となる。

#### 【0023】

ここで、図3の67のセキュリティ設定を行った場合、上位装置10がファイバチャネルポート11経由でアクセスした場合はデータ転送を行い、ファイバチャネルポート12経由でアクセスした場合はデータ転送を行わない。そのために、記憶制御装置40は、PLOGIを受領した場合に図5に示すシーケンスを実行する。ステップ75においてPLOGIを受領した記憶制御装置40は、ステップ76のPort Nameを取り出し、ステップ77において制御テーブルと比較する。当該Port Nameが制御テーブルにおいてアクセス可となっていた場合は、ステップ78においてACCを発行することにより上位装置10にアクセス可能であることを通知する。当該Port Nameが制御テーブルにおいてアクセス不可となっているか又はPort Nameの登録が制御テーブルにない場合は、ステップ79においてLS\_RJTを発行することにより上位装置10にアクセス不可であることを通知する。本発明では、以上のように上位装置のアクセスに対しセキュリティをかける。

#### 【0024】

次に、本発明の特徴であるファイバチャネルポートの交換によって制御テーブル48の修正が必要となる場合に、当該修正を自動的に行う手法を、図1において

てファイバチャネルポート11と、Port Nameが「Adapter\_C」であるファイバチャネルポート13とを交換した例を用いて説明する。

## 【0025】

制御テーブル48に対する修正は、Fabric30より発行されるRSCN (Registered State Change Notification) Extended Link Serviceを記憶制御装置40が受領することを契機に行う。RSCNは、Fabric30に接続される各機器のファイバチャネルポートの接続状態が変化した場合に、当該ファイバチャネルポートのPort IDを伴って各機器に通知される。Port IDは複数である場合もある。

## 【0026】

図6にRSCNを受領した記憶制御装置40の制御テーブル修正シーケンスを示す。ステップ83におけるGNN\_IDは、図3の71にフォーマットを示すExtended Link Serviceであり、Port IDからNode Nameを参照可能である。まず、ファイバチャネルポート11を、交換のためにFabric30より外した時点でFabric30は接続の切断を感じし、RSCNをFabric30に接続されている全機器に対し発行する。ステップ83において記憶制御装置40はRSCNペイロードより得たPort IDにてGNN\_IDを発行するが、ファイバチャネルポート11はName Server31内の情報からは削除されているため、記憶制御装置40はステップ84においてFS\_RJTを受領し、何も処理を行なわずに図6のシーケンスを終了する。

## 【0027】

続いて、ファイバチャネルポート13を上位装置10に搭載し、Fabric30に接続した時点でRSCNがFabric30より発行されるため、記憶制御装置40は再度、図6の処理シーケンスを実行する。ステップ83において取得したNode Nameは、ファイバチャネルポート交換が行われた上位装置10のものであり、制御テーブル48上に存在するため処理はステップ85からステップ86へ進む。

## 【0028】

ステップ86におけるカレントテーブル／差分テーブル作成シーケンスを図7

に示し、説明する。記憶制御装置40は、カレントテーブルという、現在上位装置10上にあるファイバチャネルポートのPort Nameのリストを作成するために、ステップ93においてGNN\_FTを発行し、ステップ94において上位装置10上にあるファイバチャネルポートのPort ID群を取得し、ステップ95においてPort IDをPort Nameに変換する。ステップ96で作成されたカレントテーブルと制御テーブルの差分を取り、セキュリティ情報を付加することでステップ97に示す差分テーブルが作成可能である。ステップ97に示す例ではファイバチャネルポート11が差分方向マイナスで、ファイバチャネルポート13が差分方向プラスで差分テーブル上に残る。

#### 【0029】

図6に戻って制御テーブルの修正手法の説明を続ける。差分テーブル上に、差分方向がマイナスでかつアクセス可否がYesのファイバチャネルポートが存在することは、アクセスを許可していたファイバチャネルポートが稼動していないことを示し、差分方向がプラスのファイバチャネルポートが存在することは、新しいファイバチャネルポートが当該稼動していないファイバチャネルポートの代替として追加されていることを示す。

#### 【0030】

図6のシーケンスでは上記交換前ファイバチャネルポートと交換後ファイバチャネルポートの特定をステップ87及びステップ88における判定で行い、ステップ89において制御テーブル上のPort Nameを修正している。89においては、差分方向マイナスになったファイバチャネルポートに関して、Port Nameを差分方向プラスのファイバチャネルポートのPort Nameに入れ替える処理を行う。

#### 【0031】

また、差分方向マイナスのファイバチャネルポートが存在しない(図6のシーケンス90)にも関わらず差分方向プラスのファイバチャネルポートが存在する場合は、ファイバチャネルポートが追加されたことを示しており、以後のファイバチャネルポート交換時に混同しないように図6の91において、制御テーブルにPort Nameを追加し、アクセス不可の属性を付加しておく。

#### 【0032】

ここでファイバチャネルポートの追加時に、上位装置の停止が必要な場合、ファイバチャネルポート追加後の上位装置の起動において各ファイバチャネルポートの起動順が確定されず、追加する予定のファイバチャネルポートが交換後のファイバチャネルポートに誤認される可能性があるが、追加するファイバチャネルポートを一旦Fabricに接続せずに上位装置を起動する方式や、図6のステップ89におけるPort Nameの修正を履歴方式にする方式により回避できる。

#### 【0033】

さらに、記憶制御装置が管理する複数のLU、複数のファイバチャネル制御部等のリソースをそれぞれ関連付けた記憶領域を想定し、当該記憶領域毎に制御テーブルを保持する形態を取ることにより、より細密なセキュリティ管理が可能な記憶制御装置を提供することができる。

#### 【0034】

また、セキュリティ情報の入力としてNode Nameをも受け付け、当該Node Nameから受領するデータ入出力をすべて許可することにより、ファイバチャネルポートを多数有する上位装置に対し、個々のファイバチャネルポートの識別子の調査、設定等の管理工数をより減少させることができるとなる。

#### 【0035】

したがって、セキュリティ情報としてNode Nameを有する場合には、複数ファイバチャネルポートを有する上位装置に関し、上位装置に依存したセキュリティ設定が可能となる。

#### 【0036】

以上記述したように、記憶制御装置40が、セキュリティ情報として上位装置上のファイバチャネルポートのPort Name入力を受け、記憶制御装置内に、上位装置のNode Name毎の上位装置が有するファイバチャネルポートのPort Nameリスト及び入出力許可情報を含む制御テーブルを保持し、Fabricから取得可能なNode Name及びPort Nameのリストと比較することにより、上位装置上のファイバチャネルポート交換を検出する。そして、制御テーブルにおいて、交換されたファイバチャネルポートのPort Nameを、交換後のファイバチャネルポートのPort Nameで書き換えることにより、上位装置はファイバチャネルポート交換前と同

様に記憶制御装置に対してデータ入出力を行うことができる。

【0037】

【発明の効果】

本発明によれば、Fabricに接続され、ファイバチャネルポートの識別子をセキュリティ情報として入力される記憶制御装置について、上位装置のファイバチャネルポート交換後に、セキュリティ情報を意識的に変更することなく、ファイバチャネルポート交換前と同様のデータ入出力が可能である。

【図面の簡単な説明】

【図1】

本発明の1実施形態を示すシステム構成図である。

【図2】

実施形態が必要とする制御テーブルを作成するシーケンスである。

【図3】

実施形態が管理しようとするファイバチャネルポートに関して、属性情報を提供可能な標準Extended Link Serviceの入出力仕様である。

【図4】

一般的なファイバチャネルのデータ転送シーケンスである。

【図5】

実施形態が入出力要求に許可を与える場合に、判断を行うシーケンスである。

【図6】

ファイバチャネルポート交換時等に実施形態が提供しようとする制御テーブルの修正シーケンスである。

【図7】

実施形態が提供しようとする交換されたファイバチャネルポートの検出シーケンスである。

【符号の説明】

10、20：上位装置、11～13、21：ファイバチャネルポート、30：Fabric、31：Name Server、40：記憶制御装置、41：ファイバチャネル制御部、42：マイクロプロセッサ、43：メモリ、44：デ

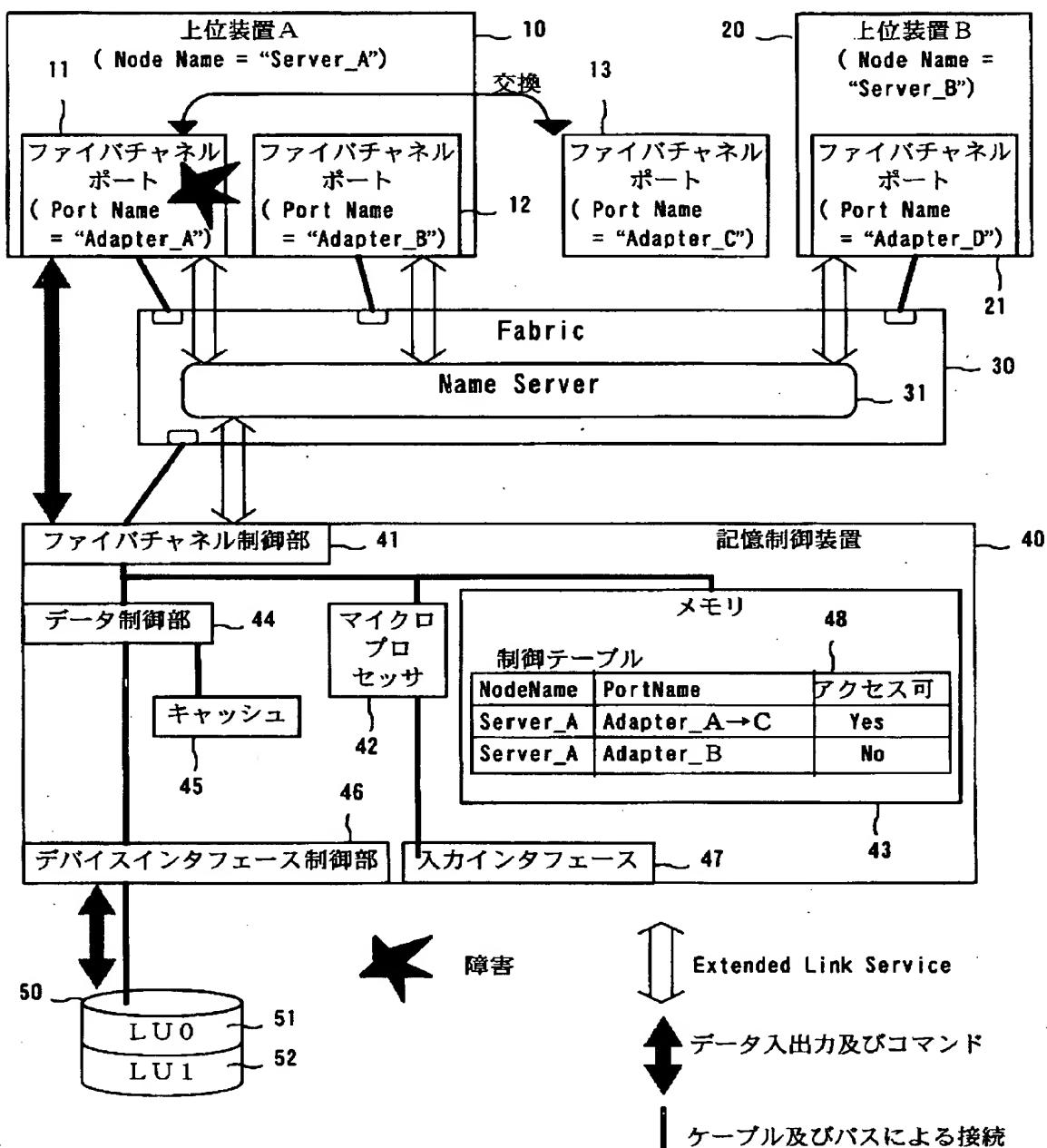
ータ制御部、45：キャッシュ、46：デバイスインターフェース部、47：入力インターフェース、48：制御テーブル、50：ディスクアレイ装置、51：Logical Unit #0、52：Logical Unit #1、61～67：制御テーブル作成のシーケンス、68：Extended Link Service、69：GNN\_FT、70：GPN\_ID、71：GNN\_ID、

72～74：データ転送シーケンス例、75～79：データ入出力に対しPort Nameでセキュリティをかけるシーケンス、81～92：制御テーブル修正シーケンス、

【書類名】 図面

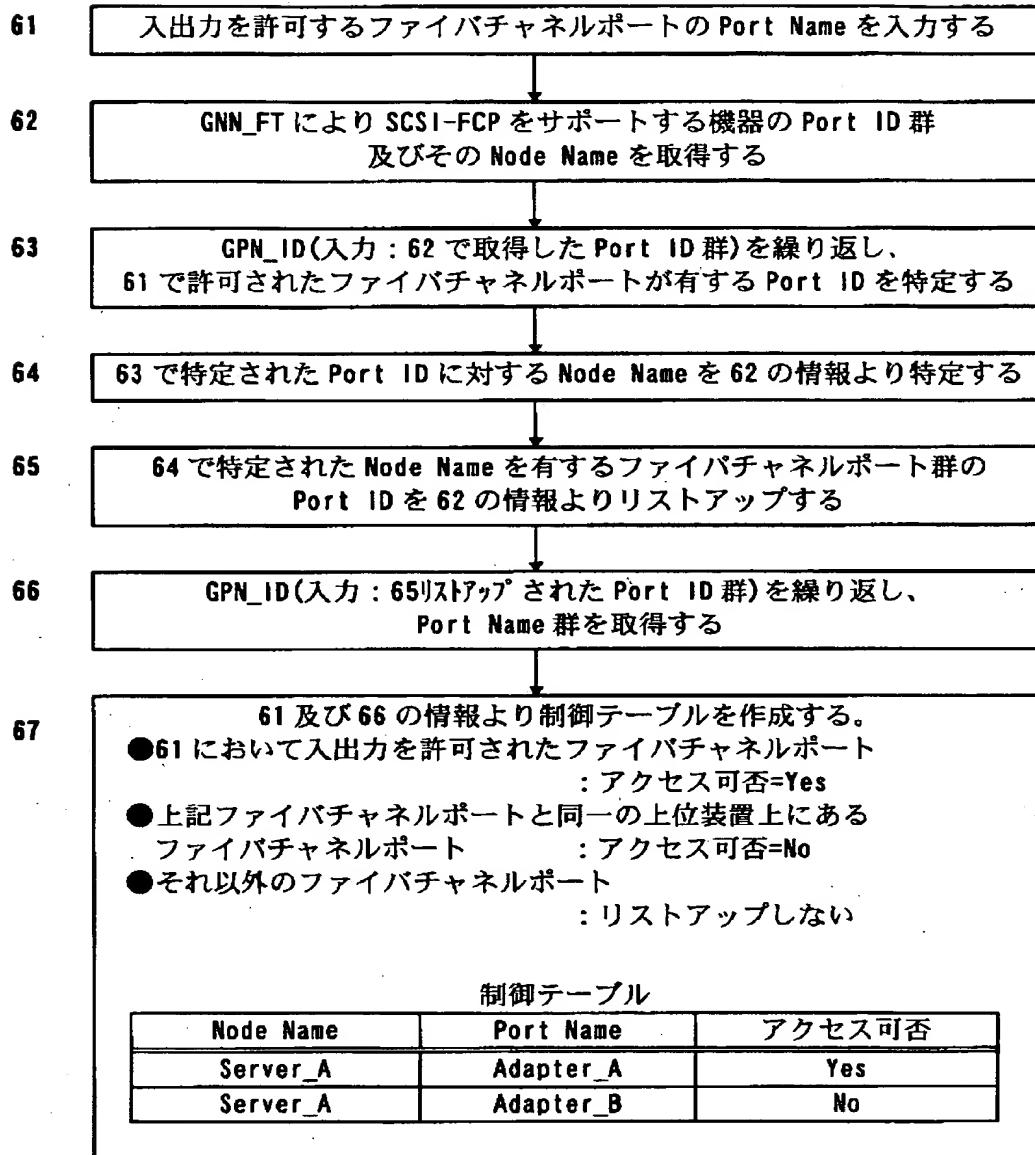
【図1】

図1. システム構成例



【図2】

図2. 制御テーブル作成のシーケンス



【図3】

図3. セキュリティ情報管理に使用する Extended Link Service

68



69

GNN\_FT (Get Node Name by FC-4 Type) Request Payload

byte\bit	0	7 8	15 16	23 24	31
0-3	Reserved	Domain_ID	Area_ID	FC-4 TYPE	

FC-4 TYPE : SCSI-FCP では 08h

FS\_ACC Accept Payload

byte\bit	0	7 8	15 16	23 24	31
0-3	Control		Port ID #1		
4-7			Reserved		
8-11			Port Name #1		
12-15					
16-19	Control		Port ID #2		
20-23			Reserved		
24-27			Port Name #2		
28-31					
:			:		

70

GPN\_ID (Get Port Name by Port ID) Request Payload

byte\bit	0	7 8	15 16	31
0-3	Reserved		Port ID (24bit)	

FS\_ACC Accept Payload

byte\bit	0	15 16	31
0-3		Port Name (64bit)	

71

GNN\_ID (Get Node Name by Port ID) Request Payload

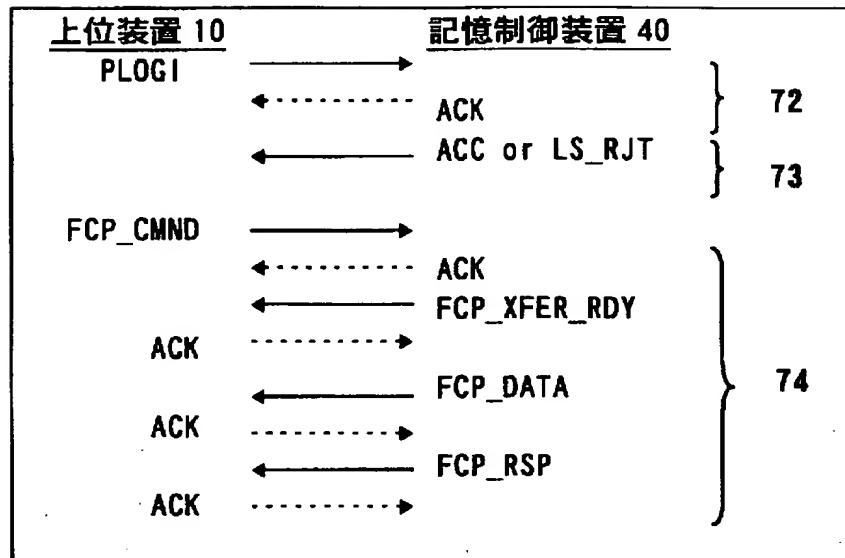
byte\bit	0	7 8	15 16	31
0-3	Reserved		Port ID (24bit)	

FS\_ACC Accept Payload

byte\bit	0	15 16	31
0-3		Node Name (64bit)	

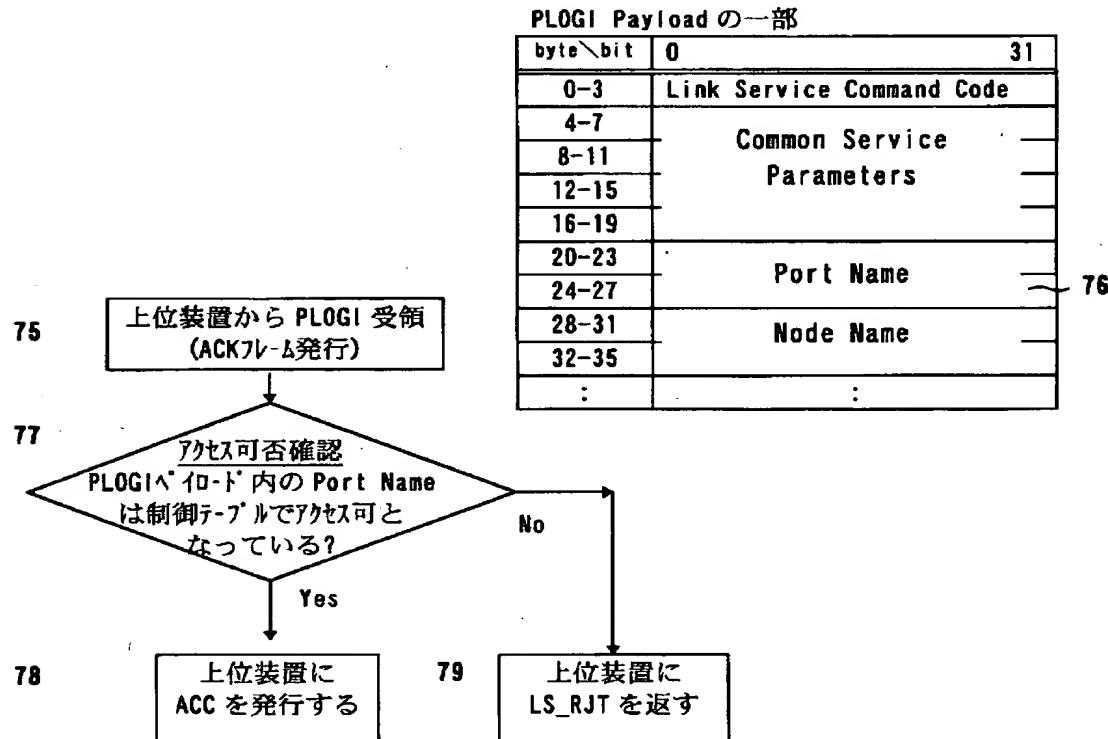
【図4】

図4. データ転送シーケンス例



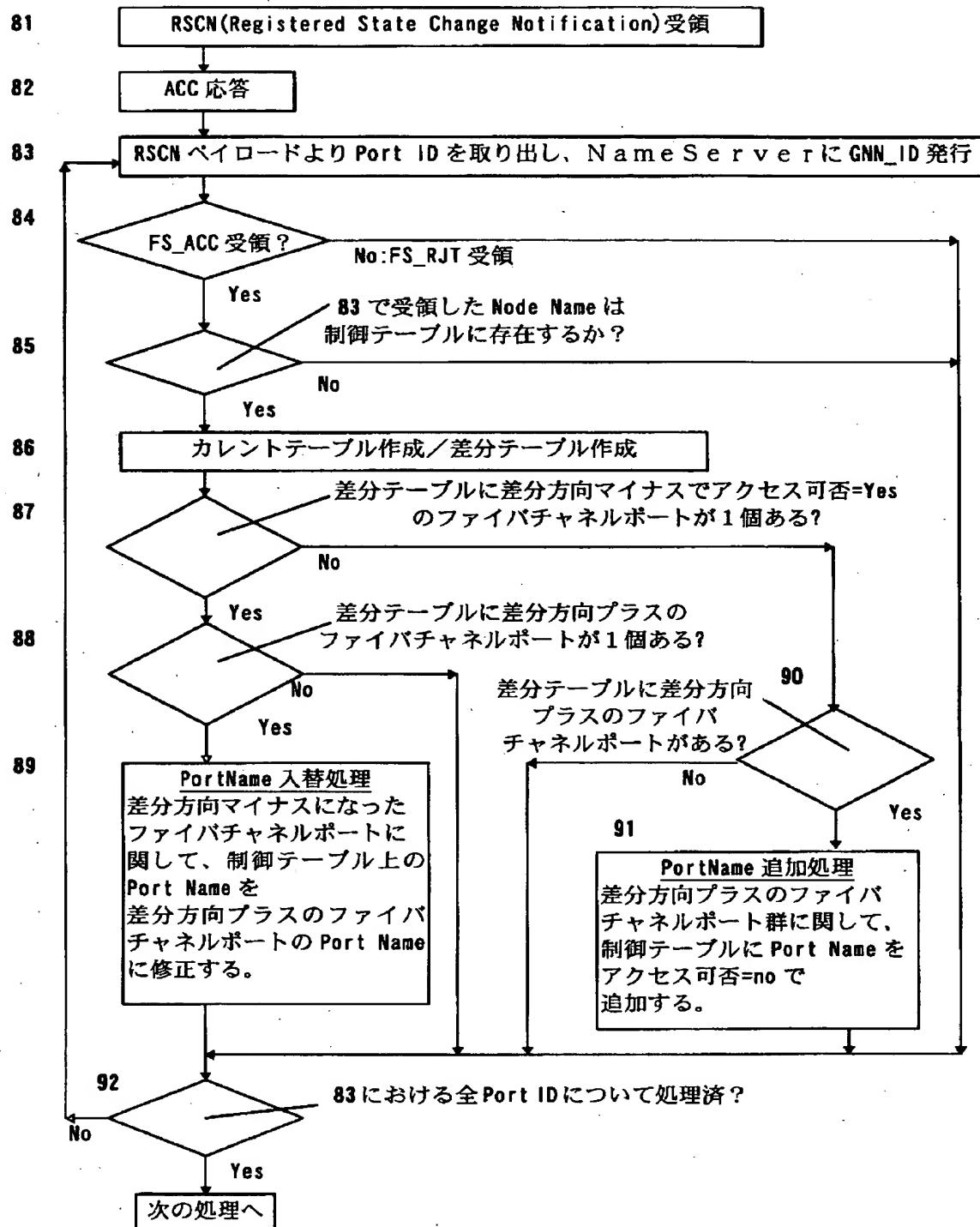
【図5】

図5. PLOGI ペイロード内の Port Name を確認するシーケンス



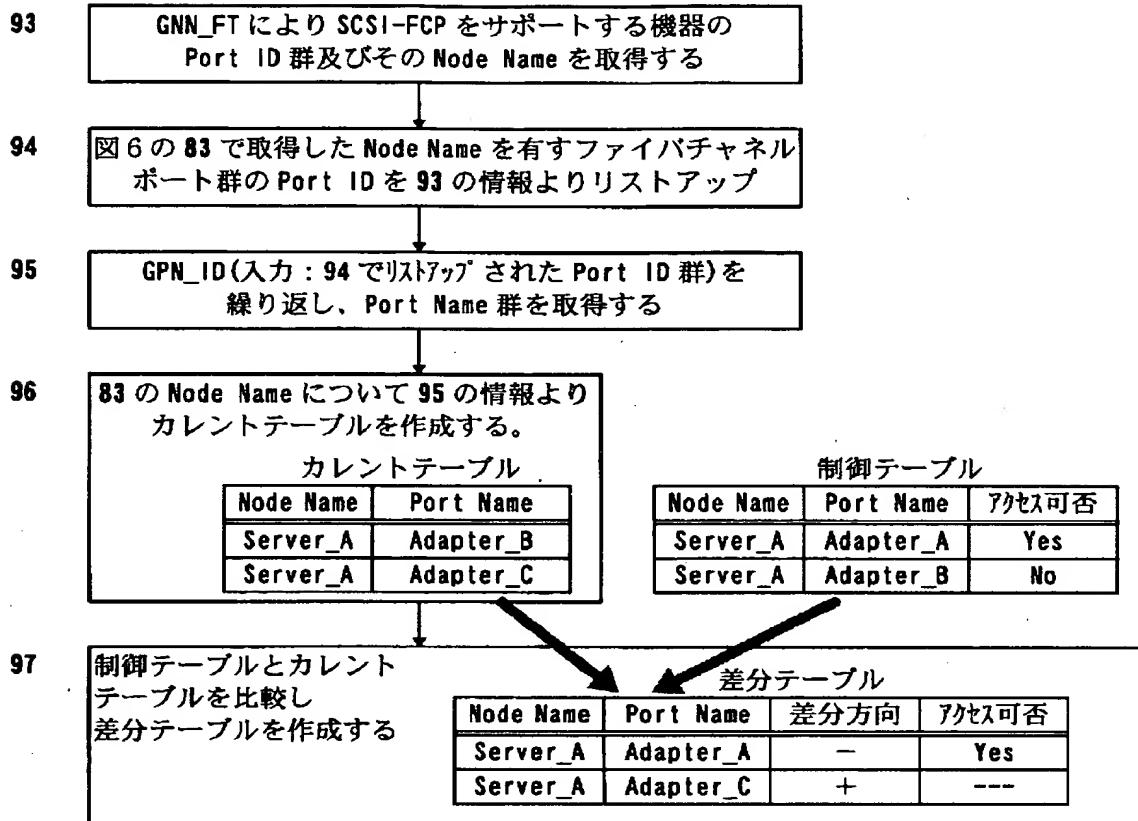
【図6】

図6. 制御テーブル修正シーケンス



【図7】

図7. カレントテーブル／差分テーブル作成シーケンス



【書類名】 要約書

【要約】

【課題】

記憶制御装置がデータ入出力に対しファイバチャネルポートの識別子でアクセス制限を行っているシステムにおいて、上位装置上のファイバチャネルポート交換前後で、ファイバチャネルポートの識別子に相違が出るため、データ入出力が不可となる。

【解決手段】

記憶制御装置40が、上位装置のファイバチャネルポート構成及びセキュリティ情報を保持する制御テーブル48と、NameServer31から取得される情報との差分を取ることによりファイバチャネルポートの交換を検出し、制御テーブルを補正する。本発明によれば、上位装置のファイバチャネルポート交換後に、セキュリティ情報を意識的に変更することなく、ファイバチャネルポート交換前と同様のデータ入出力が可能である。

【選択図】 図1

認定・付加情報

特許出願の番号 特願2001-110785  
受付番号 50100523162  
書類名 特許願  
担当官 第七担当上席 0096  
作成日 平成13年 4月11日

<認定情報・付加情報>

【提出日】 平成13年 4月10日

次頁無

出願人履歴情報

識別番号 [000005108]

1. 変更年月日 1990年 8月31日

[変更理由] 新規登録

住 所 東京都千代田区神田駿河台4丁目6番地  
氏 名 株式会社日立製作所